

DADES GENERALS

Curs acad�mic	Curs 2024/2025
Tipus de curs	Expert Universitari
Nombre de cr�dits	15,00 Cr�dits ECTS
Matr�cula	0 euros (import preu p�blic)
Requisits d'acc�s	<p>Els perfils d'ingr�s recomanat es correspondran als perfils formatius dels seg�ents plans d'estudi a nivell de grau: Enginyeria Electr�nica de Telecomunicaci�, Enginyeria en Tecnologies i Serveis de Telecomunicaci�, Enginyeria de Tecnologies de Telecomunicaci�, Enginyeria Electr�nica Industrial, Enginyeria Electr�nica i Autom�tica Industrial, Enginyeria Electr�nica Industrial i Autom�tica, Inform�tica Industrial i Rob�tica, Enginyeria Inform�tica, o graus, nacionals o estrangers, amb una alta afinitat als ac� enumerats.</p> <p>En menor mesura, podrien #considerar graduats en: Enginyeria de l'Energia, Enginyeria Aeroespacial, Enginyeria Telem�tica, Enginyeria Rob�tica, Enginyeria F�sica, o t�tols afins.</p> <p>En casos excepcionals, podrien #considerar perfils cient�fics tradicionals com a Grau en F�sica, Grau en Matem�tiques o Grau en Ci�ncia de Dades.</p> <p>Es permetr� l'acc�s a l'estudiantat que li falte menys d'un 10% dels cr�dits per a acabar els estudis de grau, de forma condicionada al fet que s'aproven durant el mateix curs acad�mic.</p> <p>Respecte al perfil personal de l'estudiant que millor s'adapta, correspon a persones que vulguen aprofundir amb rigor en els coneixements i les habilitats que es requereixen per a #especialitzar en les �rees descrites per a l'orientaci� professional. Aix� haurien de tindre una afinitat amb la microelectr�nica com a motor en amplis sectors socioecon�mics, i especialment, com a contribuci� essencial en sectors estrat�gics industrials.</p> <p>Perfils professionals del sector amb voluntat d'assentar, reorientar o complementar la seua formaci� tamb� seran adequats per a aquest t�tol.</p>
Modalitat	Presencial
Lloc d'impartici�	ETSE
Horari	
Direcci�	
Organitzador	Escola T�cnica Superior d'Enginyeria (ETSE-UV)
Direcci�	Abilio Candido Reig Escriba Profesor/a Titular de Universidad. Departament d'Enginyeria Electr�nica. Universitat de Val�ncia Fernando Pardo Carpio Catedr�tico/a de Universidad. Departament d'Inform�tica. Universitat de Val�ncia Rafael Serrano-Gotarredona Director General. ams-OSRAM
Terminis	
Preinscripci� al curs	Fins a 13/12/2024
Data inici	Gener 2025
Data fi	Juny 2025
M�s informaci�	
Tel�fon	961 603 000
E-mail	informacio@adeituv.es

PROGRAMA

Disseny microelectr nic digital avan sat (D1)

TEORIA (15h)

Disseny Digital amb System Verilog (8h)
Codificaci  de dissenys per a s ntesis. (2h)
Codificaci  de M  quines d'Estat Finites. (1h)
Generaci , processament i distribuci  de rellotges i resets (1.5h)
Sincronitzaci  de dades entre dominis de rellotge i dominis de reset (1.5h)
Disseny de Baix Consum amb #UPF. Clock Gating, Power Gating, DVFS. (2h)

Implementació³ Digital VLSI (7h)
Introducció³ al Flux d'Implementació³ Digital (0.5h)
Biblioteca de Cel·les Digitals en Processos de Fabricació³ Avançats (0.5)
Definició³ de Restriccions Temporals (1h)
Síntesi (1h)
Disseny per a Test (1h)
Emplaçament i Rutado (1h)
Anàlisi Temporal Estàtica (1h)
Anàlisi de Consum (1h)

LABORATORI (15h)

Projecte practique 1: Disseny RTL (Verilog) (7h)
Codificació³ de dissenys per a síntesi
Codificació³ de Màquines d'Estat Finites
Generació³, processament i distribució³ de rellotges i resets
Sincronització³ de dades entre dominis de rellotge i dominis de reset
Projecte practique 2: implementació³ (6h)
Síntesi
Disseny per a Test
Emplaçament i Rutado
Projecte practique 3: anàlisi (2h)
Anàlisi Temporal Estàtica
Anàlisi de Consum

Processament digital de senyal en dissenys VLSI (D2)

TEORIA (18h)

Tema 1: Introducció³ a funcions principals d'un sistema de comunicacions
Tema 2: Adquisició³ de dades
Tema 3: Quantificació³
Tema 4: Filtres, interpoladors/diezmadors
Tema 5: Modulació³/Demodulació³
Tema 6: Optimització³ de Velocitat, Àrea i Consum

LABORATORI (12h)

Laboratori 1: Arquitectura d'un filtre FIR
Laboratori 2: Implementació³ d'un filtre FIR
Laboratori 3: Simulació³ d'un filtre FIR

Sistemas digitales integrados. MCU embebidos (D3)

TEORIA (18h)

Tema 1: Introducció³ (2h)
- Diferències entre uC/Cpu/Core
- Principals fabricants de #CPU del mercat
- Aprofundir en la introducció³ del ARM M4-Cortex com Core de Referència per al curs
Tema 2: Cortex-M4 core (4h)
- Característiques del core
- Model de memòria
- Registres de propòsit general
- Stacks
- Nivells d'accés i maneres de programació³
- Excepcions
- Vector table
- Fault handling
- Instrumentation Trace Macrocell (ITM)
- AHB Access Port (AHB-#AP)
- Bus Matrix
Tema 3: Perifèrics del ARM M4-Cortex (4h)
- Nested Vectored Interrupt Controller (NVIC)
- System Control Block
- System timer
- Memory Protection Unit (MPU)
- Floating-point unit
Tema 4: Eines per a programar un ARM M4-Cortex (3h)
- Procés de compilació
- Toolchain
- Makefile
- Startup file
- Linker script
Tema 5: Integració³ d'una #CPU en diferents microcontroladors (2h)
- ARM M4 per stm32f4 i texas
- ARM M0 per raspberry pic i stm32m0
- Altres exemples...

Tema 6: Interacció del ARM M4-Cortex amb els màsters i esclaus del Stm32F4 (3h)

- Arquitectura del sistema d'un Stm32F4
- Organització de la memòria
- Mapa de memòria

LABORATORI (12h)

LAB1: Interacció amb els registres de propòsit general i de les configuracions bàsiques

LAB2: Canvis de context per a Irq i Excepcions Vs Interacció funcions caller/callee

LAB3: Creació d'un Scheduler

LAB4: Creació Startup file + linker script

LAB5: Migrar tot el realitzat fins ara a la toolchain creant un makefile

LAB6: Anàlisi de consum de memòria

[Projecte industrial en microelectrònica](#)

Els continguts del "Projecte Industrial en Microelectrònica" seran diferents depenent dels objectius concrets del projecte a realitzar. Poden ser objecte de tema d'aquells que siguin propis dels estudis del títol. En particular, es podran projectar tota classe de sistemes i dispositius microelectrònics per quants procediments permeten realitzar l'enginyeria actual. També podrà ser objecte del Projecte Industrial en Microelectrònica els treballs de recerca i desenvolupament, i el modelatge teòric o numèric dels dispositius, circuits o sistemes microelectrònics. Es podran considerar així mateix els estudis relacionats amb els continguts del títol relatius a equips, fàbriques, instal·lacions, serveis o la seua planificació, gestió o explotació.

PROFESSORAT

María Teresa Bacete Castellá

Site Director. Maxlinear

Javier Calpe Maravilla

Profesor/a Titular de Universidad. Departament d'Enginyeria Electrònica. Universitat de València

Miguel Chanca Martín

IC Lead. Robert Bosch

Pablo Cruz Dato

Digital Architect. Bosch.

Marcos Hervás García

Ingeniero de Diseño Digital. MaxLinear Hispania, S.L.

Francisco Javier Jiménez Marquina

Director de Ingeniería. MaxLinear

Enrique Llorens Bufort

Ingeniero de Diseño Digital. MaxLinear Hispania, S.L.

José Francisco Martín Martín

Software/Firmware Design Engineer. Ams-OSRAM

Fernando Pardo Carpio

Catedrático/a de Universidad. Departament d'Informàtica. Universitat de València

Abilio Candido Reig Escriva

Profesor/a Titular de Universidad. Departament d'Enginyeria Electrònica. Universitat de València

Rubén Salvador Edo

Diseñador Digital de Circuitos. Analog Devices, S.L.U

Rafael Serrano-Gotarredona

Director General. ams-OSRAM

Jesús Soret Medel

Profesor/a Titular de Universidad. Departament d'Enginyeria Electrònica. Universitat de València

Lucas Valentin García

Algorithms and Machine Learning Engineer. Analog Devices, S.L.U

OBJECTIUS

Les sortides professionals que té el curs són:

Les eixides professionals previstes estan estretament vinculades als perfils mÀ©s demandats en aquest À mbit, entre els quals es podrien destacar:

Dissenyadors de sistema (arquitectura del xip, particiÀ³ Hw/Sw, algorÀtmica, DSP...); desenvolupadors de flux de disseny digital; dissenyadors de processadors i memÀ²ries embegudes; enginyers de disseny fÀsic (P&R); dissenyadors de dispositius (layout); enginyers d'estÀ ndards; enginyers de microprogramari; enginyers de programari; enginyers de test; enginyers de qualitat i fiabilitat; enginyers d'emalatge (chiplet...); dissenyadors de sensors i MEMS; tecnÀ²legs; dissenyadors de dispositius optoelectrÀ²nics; dissenyadors de PCBs; ...

En els últims temps, les empreses del sector de la microelectrònica i els semiconductors han vist com les seues ofertes de treball quedaven sovint vacants per falta de persones amb la formació demandada per a llocs tan específics. Per tant, l'objectiu fonamental d'aquest títol és oferir a l'ecosistema VaSiC perfils professionals amb les competències necessàries per a ser directament incorporats en les seues plantilles.

METODOLOGÀA

El centre responsable del Títol d'Expert en Disseny Microelectrònic Digital Avançat és la Escola Tècnica Superior d'Enginyeria (ETSE), i s'impartirà de manera presencial, en castellà, en horari de divendres i dissabte. La matrícula serà gratuïta. Aquest títol propi es desenvolupa en 15 ECTS, entre els quals s'inclouen 6 de projecte industrial en microelectrònica amb empresa, fonamentalment de VaSiC. Els continguts d'aquest títol seran impartits en la seua pràctica totalitat per professorat especialista de les empreses de VaSiC. Totes les assignatures, tant les fonamentals com les optatives, inclouran continguts teòrics i continguts pràctics. L'alumnat disposarà d'ordinadors adequats amb les eines utilitzades en l'estàndard industrial per al desenvolupament i anàlisi dels sistemes que es proposen: Cadence, Synopsys, desenvolupament ARM, Matlab... També disposaran de l'instrumental necessari per al test i caracterització dels dispositius que s'estudien. Es preveuen pràctiques en sala blanca.