

DADES GENERALS

Curs acad�mic	Curs 2024/2025
Tipus de curs	Expert Universitari
Nombre de cr�dits	15,00 Cr�dits ECTS
Matr�cula	0 euros (import preu p�blic)
Requisits d'acc�s	<p>Els perfils d'ingr�s recomanat es correspondran als perfils formatius dels seg�ents plans d'estudi a nivell de grau: Enginyeria Electr�nica de Telecomunicaci�, Enginyeria en Tecnologies i Serveis de Telecomunicaci�, Enginyeria de Tecnologies de Telecomunicaci�, Enginyeria Electr�nica Industrial, Enginyeria Electr�nica i Autom�tica Industrial, Enginyeria Electr�nica Industrial i Autom�tica, Inform�tica Industrial i Rob�tica, Enginyeria Inform�tica, o graus, nacionals o estrangers, amb una alta afinitat als ac� enumerats.</p> <p>En menor mesura, es podrien considerar graduats en: Enginyeria de l'Energia, Enginyeria Aeroespacial, Enginyeria Telem�tica, Enginyeria Rob�tica, Enginyeria F�sica, o t�tols afins.</p> <p>En casos excepcionals, podrien #considerar perfils cient�fics tradicionals com a Grau en F�sica, Grau en Matem�tiques o Grau en Ci�ncia de Dades.</p> <p>Es permetr� l'acc�s a l'estudiantat que li falte menys d'un 10% dels cr�dits per a acabar els estudis de grau, de forma condicionada al fet que s'aproven durant el mateix curs acad�mic.</p> <p>Respecte al perfil personal de l'estudiant que millor s'adapta, correspon a persones que vulguen aprofundir amb rigor en els coneixements i les habilitats que es requereixen per a especialitzar-se en les �rees descrites per a l'orientaci� professional. Aix� haurien de tindre una afinitat amb la microelectr�nica com a motor en amplis sectors socioecon�mics, i especialment, com a contribuci� essencial en sectors estrat�gics industrials. Perfils professionals del sector amb voluntat d'assentar, reorientar o complementar la seua formaci� tamb� seran adequats per a aquest t�tol.</p>
Modalitat	Presencial
Lloc d'impartici�	ETSE
Horari	Vesprades i dissabte
Direcci�	
Organitzador	Escola T�cnica Superior d'Enginyeria (ETSE-UV)
Direcci�	Javier Calpe Maravilla Profesor/a Titular de Universidad. Departament d'Enginyeria Electr�nica. Universitat de Val�ncia Abilio Candido Reig Escriva Profesor/a Titular de Universidad. Departament d'Enginyeria Electr�nica. Universitat de Val�ncia Miguel Chanca Mart�n IC Lead. Robert Bosch
Terminis	
Preinscripci� al curs	Fins a 13/12/2024
Data inici	Gener 2025
Data fi	Juny 2025
M�s informaci�	
Tel�fon	961 603 000
E-mail	informacio@adeituv.es

PROGRAMA

Disseny microelectr nic anal gic avan sat (A1)

TEORIA (12h)

1. Revisi  d'estructures b siques de circuits
2. T cniques de control aplicades en disseny micro electr nic anal gic
3. Soroll
4. T cniques de layout
5. Exemples pr ctics de projectes: refer ncies de voltatge
6. Exemples pr ctics de projectes: reguladors de voltatge

LABORATORI (18h)

1. Projecte pr ctic I: Disseny i layout d'una refer ncia de voltatge (part 1/3)

2. Projecte prÀctic I: Disseny i layout d'una referÀncia de voltatge (part 2/3)
3. Projecte prÀctic I: Disseny i layout d'una referÀncia de voltatge (part 3/3)
4. Projecte prÀctic II: Disseny i layout d'un regulador de voltatge (part 1/3)
5. Projecte prÀctic II: Disseny i layout d'un regulador de voltatge (part 2/3)
6. Projecte prÀctic II: Disseny i layout d'un regulador de voltatge (part 3/3)

Disseny de components de radiofreqÀncia i microones integrats (A2)

TEORIA (20h)

1. IntroducciÀ a sistemes de comunicaciÀ.
2. Components per a desenvolupament de blocs de rÀdio freqÀncia.
ExtensiÀ models RF
Mecanismes de degradaciÀ i reliability
LÀnies de transmissiÀ integrades
encapsulat
Bobines integrades i extensiÀ de RF de components passius
3. Disseny amplificadors RF.
IntroducciÀ parÀmetres S
Criteris estabilitat
Topologies i amplificadors guany programable.
4. Amplificadors de baix soroll
topologies
tÈcniques cancel·laciÀ soroll
5. Amplificadors de PotÀncia
topologies
mecanismes de degradaciÀ, SOA i electro migraciÀ
6. Mescladors:
actius vs passius
tÈcniques millora linealitat
7. Oscil·ladors
oscil·ladors d'anell.
oscil·ladors LC .
Oscil·ladors Colpits .
Oscil·ladors controlats digitalment.

LABORATORI (10h)

- P1. Disseny i simulaciÀ LÀnies de transmissiÀ en inductÀncies
- P3. SelecciÀ punt de polaritzaciÀ d'un transistor i Layout
- P4. Disseny Amplificador baix soroll
- P5. Disseny i simulaciÀ d'un Mesclador.
- P5. Disseny i SimulaciÀ d'un VCO

Disseny de sistemes microelectrònics (A3)

TEORIA

- Tema 1: Circuits de capacitats commutades (4h)
 Tema 2: TÈcniques de compensaciÀ d'offset, soroll de baixa freqÀncia i desajustament (4h)
 Tema 3: Convertidors de Nyquist (4h)
 Tema 4: Convertidors de sobremostrege (4h)
 Tema 5: Sensors de temperatura integrats. (4h)
 Tema 6: Frontends per a sensors capacitius, resistius o inductius (4h)

LABORATORI

- PrÀctica 1: tÈcniques de simulaciÀ de circuits en temps discret (1.5h)
 PrÀctica 2: modelatge de comportament de moduladors sigma-delta (1.5h)
 PrÀctica 3: disseny i simulaciÀ de circuits SC per a convertidors Sigma-Delta (1.5h)
 PrÀctica 4: disseny i simulaciÀ d'un sensor de temperatura (1.5h)

Projecte industrial en microelectrònica

Els continguts del "Projecte Industrial en Microelectrònica" seran diferents depenent dels objectius concrets del projecte a realitzar. Poden ser objecte de tema d'aquells que siguen propis dels estudis del tÀtol. En particular, es podran projectar tota classe de sistemes i dispositius microelectrònics per quants procediments permeta realitzar l'enginyeria actual. També podrÀ ser objecte del Projecte Industrial en Microelectrònica els treballs de recerca i desenvolupament, i el modelatge teÀric o numÈric dels dispositius, circuits o sistemes microelectrònics. Es podran considerar així mateix els estudis relacionats amb els continguts del tÀtol relatius a equips, fÀbriques, instal·lacions, serveis o la seua planificaciÀ, gestiÀ o explotaciÀ.

PROFESSORAT

Alejandro AcuÀa MuÀoz

Ingeniero de Dise±o Anal±gico. Maxlinear

MarÀa Teresa Bacete CastellÀ

Site Director. Maxlinear

Javier Calpe Maravilla

Profesor/a Titular de Universidad. Departament d'Enginyeria Electrònica. Universitat de València

Miguel Chanca Martán

IC Lead. Robert Bosch

Fausto Codina Ferrás

Senior Manager Layout. Analog Devices

Enrique Company Bosch

Analog Design Manager. Analog Devices

José Manuel García González

Senior Principal design engineer. Ams-OSRAM

Francisco Javier Jiménez Marquina

Director de Ingeniería. MaxLinear

Fernando Pardo Carpio

Catedrático/a de Universidad. Departament d'Informàtica. Universitat de València

Sebastien Poirier

Principal engineer. Ams OSRAM

Ricardo Pura Coimbra

Principal Analog Design Engineer. Analog Devices

Abilio Candido Reig Escrivá

Profesor/a Titular de Universidad. Departament d'Enginyeria Electrònica. Universitat de València

Rafael Serrano-Gotarredona

Director General. ams-OSRAM

Jesús Soret Medel

Profesor/a Titular de Universidad. Departament d'Enginyeria Electrònica. Universitat de València

Ricardo Tonietto

Analog IC Designer. Bosch

Ramón Tortosa Navas

Principal Engineer. Analog Devices, S.L.U

OBJECTIUS

Les sortides professionals que té el curs són:

Les eixides professionals previstes estan estretament vinculades als perfils més demandats en aquest àmbit, entre els quals es podrien destacar:

Dissenyadors analògics; dissenyadors RF i MMIC; enginyers de disseny físic (P&R); dissenyadors de dispositius (layout); enginyers d'estàndards; enginyers de test; enginyers de qualitat i fiabilitat; enginyers d'embalatge (chiplet...); dissenyadors de sensors i MEMS; tecnòlegs; dissenyadors de dispositius optoelectrònics; dissenyadores de PCBs; ...

En els últims temps, les empreses del sector de la microelectrònica i els semiconductors han vist com les seues ofertes de treball quedaven sovint vacants per falta de persones amb la formació demandada per a llocs tan específics. Per tant, l'objectiu fonamental d'aquest títol és oferir a l'ecosistema VaSiC perfils professionals amb les competències necessàries per a ser directament incorporats en les seues plantilles.

METODOLOGIA

El centre responsable del Títol d'Expert en Disseny Microelectrónico Analógico Avanzado és la Escola Tècnica Superior d'Enginyeria (ETSE), i s'impartirà de manera presencial, en castellà, en horari de divendres i dissabte. La matrícula serà gratuïta. Aquest títol propi es desenvolupa en 15 ECTS, entre els quals s'inclouen 6 de projecte industrial en microelectrònica amb empresa, fonamentalment de VaSiC. Els continguts d'aquest títol seran impartits en la seua pràctica totalitat per professorat especialista de les empreses de VaSiC. Totes les assignatures, tant les fonamentals com les optatives, inclouran continguts teòrics i continguts pràctics. L'alumnat disposarà d'ordinadors adequats amb les eines utilitzades en l'estàndard industrial per al desenvolupament i anàlisi dels sistemes que es proposen: Cadence, Synopsys, desenvolupament ARM, Matlab... També disposaran de l'instrumental necessari per al test i caracterització dels dispositius que s'estudien. Es preveuen pràctiques en

sala blanca.